(54) HARD DISK SHARING DEVI

OR INFORMATION PROCESSOR

King the property of the property of

(11) 4-271061 (A)

(43) 28.9.1992 (19) JP

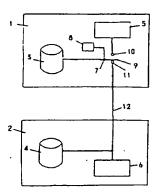
(21) Appl. No. 3-30629 (22) 26.2.1991

(71) MATSUSHITA ELECTRIC IND CO LTD (72) NAOMI TAKAHASHI

(51) Int. Cl⁵. G11B19/02,G06F3/06,G11B20/10

PURPOSE: To use the information on a hard disk through another information processor by using the hard disk incorporated in an information processor as an external hard disk of another information processor.

CONSTITUTION: An information processor 1 contains a changeover switch 7 which switches the controlling sides of a hard disk 3 and a changeover switch controller 8 for controlling the switch 7. Meanwhile a hard disk controller 5 of the processor 1 is connected to a hard disk controller 6 of an information processor 2 by a cable 12 via the switch 7. Then the disk 3 stored in the processor 1 can be used as an external hard disk of the processor 2 in common with changeover of the switch 7.



(54) MAGNETIC DISK DEVICE

(11) 4-271062 (A)

(43) 28.9.1992 (19) JP

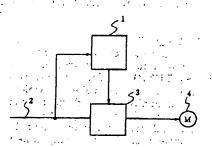
(21) Appl. No. 3-31260 (22) 27.2.1991

(71) NEC ENG LTD (72) HIDEO ASADA

(51) Int. Cl⁵. G11B19/04,G11B19/06,G11B23/50

PURPOSE: To prevent such a trouble where the dust sticks to a magnetic head in a CSS area with a CSS type magnetic disk device when a spindle motor stops after its working of a long period.

CONSTITUTION: A timer 1 is started by a spindle motor 4. A spindle motor control circuit 3 repeats the start/stop of the motor 4 by plural times before the motor 4 is completely stopped in a time-up state of the timer 1.



2: start/stop signal

(54) DISK REPRODUCING DEVICE

(11) 4-271063 (A)

(43) 28.9.1992 (19) JP

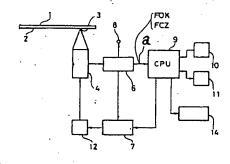
(21) Appl. No. 3-53843 (22) 26.2.1991

(71) SONY CORP (72) JUNICHI ARAMAKI

(51) Int. Cl⁵. G11B19/06

PURPOSE: To know the set time of a disk by producing a warning if an unloaded state or a reproduction mode of the disk is detected at the set time.

CONSTITUTION: A timer mode is selected with operation of a key of a key operating part 10 end then a desired time or period is set. Thus the corresponding signal is supplied to a CPU 9 and the timer mode is set based on this signal. At the same time, the date on the desired time or period are stored in an internal memory (not shown in the diagram) of the CPU 9. Under such conditions, the CPU 9 supplies a display signal corresponding to the key operation to a display part 11 and the prescribed display is carried out. Then the CPU 9 starts the measurement of time and searches a focus at the set time to decide the presence or absence of a loaded disk 1. Based on this searching result, the CPU 9 decides whether an optical disk 1 is kept in a reproduction mode or not and whether the disk 1 is loaded or not. Then a warning tone is produced by a buzzer 14 under the due conditions.



(19)日本国特許庁(JP)

(12) 公開特許公報(A)

(11)特許出願公開番号

特開平4-271063

(43)公開日 平成4年(1992)9月28日

(51) Int.Cl.⁵

識別記号 庁内整理番号

FΙ

技術表示箇所

G 1 1 B 19/06

M 6255-5D

審査請求 未請求 請求項の数1(全 6 頁)

(21)出願番号

特願平3-53843

(22)出顧日

平成3年(1991)2月26日

(71)出願人 000002185

ソニー株式会社

東京都品川区北品川6丁目7番35号

(72)発明者 荒牧 純一

東京都品川区北品川6丁目7番35号 ソニ

一株式会社内

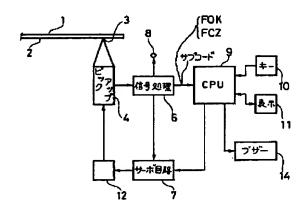
(74)代理人 弁理士 杉浦 正知

(54) 【発明の名称】 デイスク再生装置

(57)【要約】

【目的】 警告の発せられた時刻が、タイマーにセットされている時間及び/または時刻となる。従って、セットされている時間及び/または時刻を知ることができ、タイマー機能を有効とし得る。

【構成】 タイマーにセットされている時間及び/または時刻になると、光デイスク1の再生動作がなされているか否かの判断と、フオーカスサーチ動作による光デイスク1の装着の有無の判断がなされる。そして、光デイスク1が装着されていない場合或いは光デイスク1が既に再生されている場合にブザー14で警告音が発せられる。



【特許請求の範囲】

【請求項1】 タイマー機能を備えるデイスク再生装置 に於いて、設定された時間及び/または時刻にデイスク が装着されていない場合或いは、設定された時間及び/ または時刻にデイスクが再生されている場合に警告を発 するようにしたことを特徴とするデイスク再生装置。

【発明の詳細な説明】

[0001]

【産業上の利用分野】この発明は、デイスク再生装置、 特に光デイスクを再生するデイスク再生装置に関する。 [0002]

【従来の技術】従来のデイスク再生装置、例えば、CD プレーヤには、いわゆるタイマー機能を有するものがあ る。このタイマー機能は、予めセットされた時間または 時刻になると、装着されているデイスクの再生を開始す るものである。このタイマー機能の利用の一例として、 目覚まし時計の代わりに利用する場合がある。つまり、 CDプレーヤに起床時刻をセットしておき、起床時刻に なると予め装着されているデイスクの再生が開始される ものである。

[0003]

【発明が解決しようとする課題】上述の従来技術では、 予めセットされた時間及び/または時刻に、デイスクが 装着されていなかったり或いは既にデイスクの再生がな されていたりすると、セットされたタイマー機能が無効 にされてしまい、タイマーとして働かなくなってしまう という問題点があった。

【0004】従って、この発明の目的は、デイスクが装 着されていない場合或いはデイスクか再生されている場 合であってもタイマー機能を有効とし得るデイスク再生 30 装置を提供することにある。

[0005]

【課題を解決するための手段】この発明では、タイマー 機能を備えるデイスク再生装置に於いて、設定された時 間及び/または時刻にデイスクが装着されていない場合 或いは、設定された時間及び/または時刻にデイスクが 再生されている場合に警告を発するようにした構成とし ている。

[0006]

【作用】設定された時間及び/または時刻になって、デ 40 イスクが装着されていないこと或いはデイスクの再生中 であることが検出された場合に警告が発せられる。つま り、警告の発せられた時が、タイマーにセットされてい る時間及び/または時刻となるため、タイマー機能を有 効とし得る。

[0007]

【実施例】以下、この発明の一実施例について図1及び 図2を参照して説明する。この一実施例では、デイスク 再生装置としてCDプレーヤを例に説明する。この一の 実施例では、光学ピックアップ4内のフオーカスアクチ 50 づいて、光デイスク1に於ける再生位置の判断がなされ

ュエータを制御してフオーカスサーチ動作を行うことに より、光デイスク1の有無を検出している。図1の構成 に於いて、光デイスク1の面2に光スポット3を形成す る光学ピックアップ4から再生RF信号が取出される。 この再生RF信号は、信号処理回路6に供給される。

【0008】光学ピックアップ4は、図示せぬものの内 部にレーザー光源、コリメータレンズ、ピームスプリッ タ、対物レンズ、各種光学センサ等を有するもので、こ の光学ピックアップ4は、光ディスク1の半径方向に延 10 在させた図示せぬ案内シャフトによって、光ディスク1 の半径方向に移動し得るようになされている。

【0009】信号処理回路6では、再生RF信号からフ オーカスエラー信号、トラッキングエラー信号、スレッ ドエラー信号等のサーボ制御用の信号が形成され、この サーボ制御用の信号がサーボ回路7に供給される。

【0010】また、信号処理回路6では、再生RF信号

が波形整形されて2値信号とされ、この2値信号が復調 されてデジタル信号が再生される。このデジタル信号か らは、音声データ、サブコードデータ等が抽出される。 20 音声データは端子8から取出され、サブコードデータ及 びその他のデータはCPU9に供給される。そして、信 号処理回路6では、再生RF信号から、後述するフオー カスサーチ動作時に使用されるFOK信号及びFC2信 号が形成され、このFOK信号及びFCZ信号はCPU 9に供給される。尚、このFOK信号及びFCZ信号 は、夫々対応する信号を形成することによって代替して も良い。

【0011】サーボ回路7では、上述のサーボ制御用の 信号に基づいて、フオーカスサーボトラッキングサー ボ、スレッドサーボ等のサーボ制御をなすための駆動制 御信号が形成され、この駆動制御信号がドライバ回路1 2に供給される。

【0012】ドライバ回路12では、上述の駆動制御信 号に基づいて、光学ピックアップ4に対するフオーカス サーボ、トラッキングサーボ、スレッドサーボ等の各種 サーボ制御を行う。

【0013】従って、光デイスク1の通常再生時、光学 ピックアップ4、信号処理回路6、サーポ回路7、ドラ イバ回路12からなるサーボループによるサーボ制御 が、光学ピックアップ4に対してなされる。

【0014】また、ドライパ回路12では、光デイスク 1が装着されているか否かを検出するフオーカスサーチ 動作時、CPU9からの制御信号に基づいて、光学ピッ クアップ4に於けるフオーカスアクチュエータの駆動制 御を行う。

【0015】CPU9には、キー操作部10、表示部1 1、ブザー14等が接続されている。CPU9では、サ プコードデータから絶対時間情報のデータ〔以下、単に 時間データと称する〕が抽出され、この時間データに基 3

る。

【0016】CPU9では、キー操作部10のキーが操 作されると、酸キーに対応する信号がCPU9に対して 出力されるので、該信号が取り込まれる。

【0017】CPU9では、上述のキー操作に対応し て、或いは所定の条件を検出すると、それに対応する表 示用の信号を表示部11に供給し、表示部11にて所定 の表示がなされる。

【0018】例えば、キー操作部10のキー操作によっ は時間をセットすると、これに対応する信号がCPU9 に供給されるので、CPU9では上述の信号に基づいて タイマーモードが設定されると共に、上述の所望の時刻 或いは時間のデータがCPU9内部の図示せぬメモリに 格納される。この時、CPU9では、上述のキー操作に 対応する表示用の信号を表示部11に供給し、表示部1 1にて所定の表示がなされる。

【0019】その後、CPU9では、時間計測が開始さ れる。そして、計測された時間値が、予めセットされた 時間及び/または時刻に達した時に、CPU9では、光 20 デイスク1の装着の有無を判別するためのフオーカスサ ーチ動作を行うべく、各回路プロックを制御する。CP U9では、フオーカスサーチ動作を行うための信号をサ ーポ回路?に供給する。このフオーカスサーチ動作を行 うための信号がサーボ回路?に供給されると、サーボル ープが切られると共に、ドライパ回路12によって光学 ピックアップ4のフオーカスアクチュエータが駆動制御 され、これによって、所定のフオーカスサーチ動作がな される。

【0020】 CPU9では、このフオーカスサーチ動作 30 の結果に基づいて、光デイスク1が再生中であるか否 か、また、光デイスク1が装着されているか否かについ て判断がなされる。もし、何れかの条件に該当する場合 には、CPU9からプザー14に制御信号が供給され、 該ブザー14から警告音が発せられる。

【0021】以下、一実施例の回路動作について、図2 のフローチャートを参照して説明する。ステップ101 に て、モード及び時間設定がなされる。上述したように、 キー操作部10のキー操作によって、タイマーモードが 選択され、次いで、所望の時間及び/または時刻がセッ 40 トされる。このモード設定と、セットされた時間及び/ または時刻に対応する信号がCPU9に供給されると、 CPU9では、上述の信号に基づいてタイマーモードを 設定すると共に、セットされた時刻及び/または時間が CPU9内部の図示せぬメモリに格納される。それと共 に、CPU9では、時間計測が開始される。この後、ス テップ102 に進む。

【0022】ステップ102にて、計測された時間値が、 予め設定された時刻及び/または時間に達したか否かが 判断される。時間値が、設定された時刻及び/または時 50 C2信号の出力されるタイミングがフオーカス位置であ

間に達した場合にのみステップ103 に進む。ステップ10 3 にて、再生中であるか否かが判断される。再生中であ ると判断された場合には、ステップ111 に進み、このス テップ111 にてブザー14から警告音が発生される。ま た、再生中ではないと判断された場合には、ステップ10

【0023】ステップ104以後のフローでは、フオーカ スサーチ動作により光デイスク1が装着されているか否 かが判断されるフローである。このフオーカスサーチ動 て、タイマーモードを選択し、次いで、所望の時刻或い 10 作は、フオーカスサーポループを切ってフオーカスアク チュエータを動かし、FOK信号でウインドウ信号を関 き、このウインドウ信号の範囲内でFCZ信号の検出を 行う動作である。このフオーカスサーチ動作でFC2信 号が検出されると、光学ピックアップ4 がフオーカスサ ーポの制御範囲内に入ったものとしてフオーカスサーボ ループが閉成される。

> 【0024】ステップ104にて、フオーカスアクチュエ ータが初期値位置まで下げられた後、初期値位置からフ オーカスアクチュエータが上げられる。そして、ステッ プ105 に進む。

> 【0025】ステップ105にて、フオーカスアクチュエ ータを上げていきながら、FOK信号がハイレベルで検 出されるか否かが判断される。このFOK信号は、フオ ーカスエラー信号を検出するためのウインドウ信号であ り、FOK信号は4分割フオトデイテクタの加算信号が 所定値以上になると、例えば、ハイレベルで出力され

【0026】光デイスク1からの反射光の総和は、フオ ーカス位置に接近する程、大きくなる。従って、フオー カス位置から離れている時には、4分割フオトデイテク 夕の加算信号は所定値以下であり、FOK信号は出力さ れない。フオーカス位置に接近すると、4分割フオトデ イテクタの加算信号が所定値以上になり、FOK信号 が、例えば、ハイレベルで出力される。FOK信号がハ イレベルで出力されていれば、ステップ106 に進み、F OK信号がハイレベルで出力されていなければ、ステッ ブ109 に進む。

【0027】ステップ109 では、ハイレベルのFOK信 号が検出されていない状態であり、この場合にはフオー カスアクチュエータが最終位置まで上昇しているか否か が判断される。フオーカスアクチュエータが最終位置ま で上昇していない場合には、ステップ105 に戻ってFO K信号の検出が続けられ、またフオーカスアクチュエー タが最終位置まで上昇している場合には、ステップ110 に油む。

【0028】ステップ106では、ハイレベルのFOK信 号が検出された場合であり、このステップ106 では、更 にFCZ信号の検出がなされる。このFCZ信号は、フ オーカスエラー信号のゼロクロスを示す信号であり、F

5

る。FCZ信号が検出された場合には、フオーカスサー チ動作が終了されると共に、フオーカスサーボループが 閉成される。そして、FCZ信号が検出された場合にの みステップ107 に進む。

【0029】ステップ107 及びステップ108 では、タイ マーモードが選択され、タイマーに予め設定された時刻 及び/または時間に達している状態であり、且つ光デイ スク1が装着されている場合であるから、光デイスク1 の再生動作がなされる。即ち、ステップ107 では、フオ がなされ、ステップ108 に於いて、光デイスク1の再生 動作がなされる。

【0030】ステップ110 では、フオーカスアクチュエ ータが最終位置まで上昇しているにもかかわらず、FO K信号が検出できない場合である。従って、CPU9で は、光デイスク1が装着されていないと判断される。こ の場合には、ステップ110 にてフオーカスサーチ動作が 強制的にオフされた後、ステップ111 にてブザー14か ら警告音が発生される。

【0031】この一実施例では、タイマーモードを選択 20 すると共に、タイマーにセットされている時間及び/ま たは時刻になると、光デイスク1の再生動作がなされて いるか否かの判断と、フオーカスサーチ動作による光デ イスク1の装着の有無の判断がなされる。そして、光デ イスク1が装着されていない場合或いは光デイスク1が 既に再生されている場合にブザー14で警告音が発せら れるようになされているので、ブザー14によって警告 音が発せられる時が、タイマーにセットされている時間 及び/または時刻になり、これによって、セットされて いる時間及び/または時刻を知ることができ、タイマー 30 機能を有効とし得るものである。

【0032】次いで、この発明の他の実施例について図 3及び図4を参照して説明する。尚、上述の一実施例と 共通する部分には同一符号を付し、重複する説明を省略 する。この他の実施例が上述の一の実施例と異なる点 は、光デイスク1の装着の有無を検出する手段として、 フオーカスアクチュエータによるフオーカスサーチ動作 に代えて、光デイスク1に於ける光の反射を検出する光 学センサを用いていることである。従って、この他の実 びFC2信号、若しくは、これらに対応する信号を用い ないものとしている。

【0033】光デイスク1の面2側の下方位置には、発 光索子25、受光索子26からなる検出器27が設けら れていると共に、眩検出器27の勁作を制御する光デイ スク検出回路〔以下、単にデイスク検出回路と称する〕 28が設けられている。

【0034】このデイスク検出回路28は、CPU9と 接続されており、CPU9からデイスク検出回路28に れると、骸デイスク検出回路28からの駆動制御信号に よって発光素子25が駆動される。

【0035】発光素子25から出力された光が、光デイ スク1の面2で反射されて受光素子26に達し、該受光 素子26で電気信号に変換される。この電気信号は、デ イスク検出回路28に供給される。

【0036】デイスク検出回路28では、受光素子26 から供給される電気信号が所定のスレッショルドレベル をこえると、ハイレベルの検出信号が形成され、眩検出 ーカスサーボループが閉成されてフオーカスサーボ制御 10 信号がCPU9に供給される。CPU9では、検出信号 がハイレベルで供給されると、光デイスク1が装着され ていると判断するものである。その他の内容について は、前述の一実施例と同様であるので、重複する説明を 省略する。

> 【0037】以下、この他の実施例の回路動作につい て、図4のフローチャートを参照して説明する。ステッ プ201 乃至ステップ203 の処理内容は、前述した一実施 例と全く同様であるので、重複する説明を省略する。 尚、ステップ203 にて、再生中であるか否かが判断され る。再生中であると判断された場合には、ステップ206 に進み、このステップ206 にてブザー14から警告音が 発生される。また、再生中ではないと判断された場合に は、ステップ204 に進む。

【0038】ステップ204 以後のフローでは、検出器2 7及びデイスク検出回路28により光デイスク1が装着 されているか否かが判断されるフローである。ステップ 204 にて、CPU9からデイスク検出回路28に対し、 光デイスク1の装着の有無を確認するための制御信号が 供給される。デイスク検出回路28では、上述の制御信 号に基づいて、検出器27の発光素子25を駆動するた めの駆動制御信号を発光素子25に供給する。

【0039】発光素子25は、上述の駆動制御信号によ って駆動される。この発光素子25から出力された光 が、光デイスク1の面2で反射されて受光素子26に達 し、該受光素子26で電気信号に変換される。この電気 信号は、デイスク検出回路28にて検出信号に変換さ れ、該検出信号がCPU9に供給される。

【0040】ステップ204では、上述のデイスク検出回 路28から出力される検出信号に基づいて、CPU9に 施例では、個号処理回路6から出力されるFOK個号及 40 於いて、光デイスク1が装着されているか否かが判断さ れる。即ち、検出信号がハイレベルであると、光デイス ク1が装着されていると判断され、ステップ205 に進 む。また、検出信号がローレベルであると、光デイスク 1が装着されていないと判断され、ステップ206 に進

【0041】ステップ205では、タイマーモードが選択 され、タイマーに予め設定された時刻及び/または時間 に達している状態であり、且つ光デイスク1が装着され ている場合であるから、光デイスク1の再生動作がなさ 光デイスク1の有無を検出するための制御信号が供給さ 50 れる。即ち、ステップ205 では、サーボループが閉成さ

特閱平4-271063

れてフオーカスサーボ制御がなされ、ステップ207 に於いて、光デイスク1の再生動作がなされる。

【0042】ステップ206 では、光デイスク1が装着されていない場合であり、このステップ206 ではブザー14から警告音が発生される。

【0043】その他の構成、作用、効果等については、 前述の一実施例と同様であるので、重複する説明を省略 する。

[0044]

【発明の効果】この発明にかかるデイスク再生装置によれば、設定された時間及び/または時刻になって、デイスクが装着されていないこと或いはデイスクが再生中であることが検出された場合に警告が発せられるので、警告の発せられた時刻が、タイマーにセットされている時間及び/または時刻を知ることができ、従って、タイマー機能を有効とし得るという効果がある。

【図面の簡単な説明】

【図1】この発明に係るデイスク再生装置の一の実施例

を示すプロック図である。

【図2】一の実施例の動作を示すフローチャートであ ろ.

【図3】他の実施例を示すブロック図である。

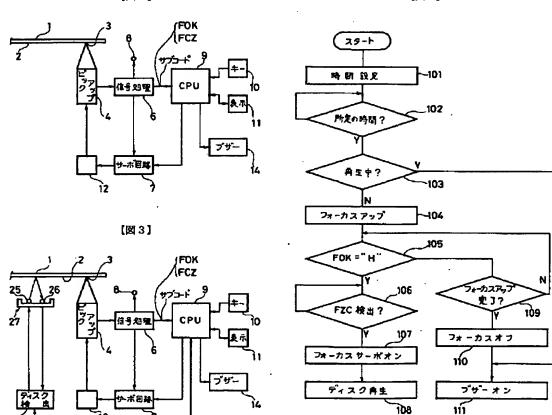
【図4】他の実施例の動作を示すフローチャートである。

【符号の説明】

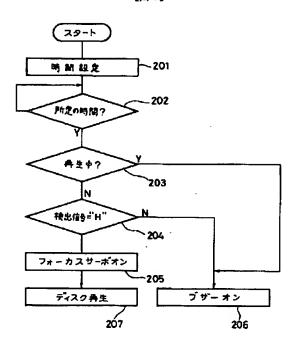
- 1 光デイスク
- 4 光学ピックアップ
- 6 信号処理回路
- 7 サーボ回路
- 9 CPU
- 10 キー操作部
- 12 ドライパ回路
- 14 ブザー
- 25 発光素子
- 26 受光素子
- 27 検出器
- 28 光デイスク検出回路

【図1】

[図2]



【図4】



This Page is Inserted by IFW Indexing and Scanning Operations and is not part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

☐ BLACK BORDERS
☐ IMAGE CUT OFF AT TOP, BOTTOM OR SIDES
FADED TEXT OR DRAWING
BLURRED OR ILLEGIBLE TEXT OR DRAWING
☐ SKEWED/SLANTED IMAGES
☐ COLOR OR BLACK AND WHITE PHOTOGRAPHS
☐ GRAY SCALE DOCUMENTS
☐ LINES OR MARKS ON ORIGINAL DOCUMENT
☐ REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY

IMAGES ARE BEST AVAILABLE COPY.

☐ OTHER:

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.